

Année universitaire : 2025/2026

Groupe : L3 Electronique

Semestre : S2

	08H00-09H30	09H30-11H00	11H00-12H30	12H30-14H00	14H00-15H30	15H30-17H00
Dimanche	Electronique de puissance (1/15) / Electronique des impulsions (1/15)			Dispositifs optoélectroniques	Dispositifs optoélectroniques	
	TP			Cours	Cours	
	Lab.5 / Lab.2			L 2.1	L 2.1	
	A. MENASRIA / C. Zerguine			L. Kassa baghdouche	L. Kassa baghdouche	
Lundi	Asservissements et régulation	Asservissements et régulation	Capteurs et instrumentation			
	Cours	TD	Cours			
	L 2.1	L 2.1	L 2.1			
	D. Boudjehem	D. Boudjehem	M. GHADJATI			
Mardi	Asservissements et régulation / Capteurs et instrumentation		Capteurs et instrumentation			
	TP		TD			
	Lab.5 / Lab.5		L 2.1			
	S. Bendjoudi / M. GHADJATI		M. GHADJATI			
Mercredi	Asservissements et régulation	Electronique de puissance	Electronique de puissance		Projet de fin de cycle	
	Cours	Cours	TD		TP	
	L 2.1	L 2.1	L 2.1		Lab.3	
	D. Boudjehem	A. MENASRIA	A. MENASRIA		M. Taba	
Jeudi	Electronique des impulsions	Electronique des impulsions	Projet professionnel et gestion d'entreprise			
	Cours	TD	Cours			
	L 2.1	L 2.1	L 2.1			
	H. Boudouda	H. Boudouda	Y. Sekhaf			

NB : La mention " Cours C " désigne un cours commun entre plusieurs groupes.

Année universitaire : 2025/2026  
 Groupe : M1 Instrumentation  
 Semestre : S2

	08H00-09H30	09H30-11H00	11H00-12H30	12H30-14H00	14H00-15H30	15H30-17H00
Dimanche	Traitement avancé du signal 02	Traitement avancé du signal 02	Microcontrôleurs et DSP			
	Cours	TD	Cours			
	L 1.3	L 1.3	L 1.3			
	A. Boukharouba	A. Boukharouba	A. Younsi			
Lundi	Microcontrôleurs et DSP	Microcontrôleurs et DSP	Respect des normes et des règles d'éthique et d'intégrité			
	Cours	TD	Cours			
	L 1.3	L 1.3	L 1.3			
	A. Younsi	A. Younsi	M. Taba			
Mardi	Apprentissage par projet	Apprentissage par projet / VHDL - FPGA & VHDL - FPGA				
	Cours	TP				
	L 1.3	Lab.4 / Lab.3 & Lab.3				
	D. Boudjehem	D. Boudjehem / A. Boukaache & H. Doghmane				
Mercredi	Electronique numérique avancée : VHDL – FPGA	Systèmes asservis numériques	Systèmes asservis numériques		Microcontrôleurs et DSP / Systèmes asservis numériques (1/15) & Traitement avancé du signal 02 (1/15)	
	Cours	Cours	TD		TP	
	L 1.3	L 1.3	L 1.3		Lab.4 / CC4 & Lab.1	
	H. Bourouba	A. Boukaache	A. Boukaache		H. Doghmane / M. Nemissi & A. Boukharouba	
Jeudi	Eléments d'IA appliquée	Eléments d'IA appliquée	Electronique numérique avancée : VHDL – FPGA			
	Cours	TD/TP	TD			
	L 1.3	L 1.3	L 1.3			
	B. Griouz	B. Griouz	H. Bourouba			

NB : La mention " Cours C " désigne un cours commun entre plusieurs groupes.