

Année universitaire : 2023/2024
 Groupe : M1 Instrumentation
 Semestre : S2

	08H00-09H30	09H30-11H00	11H00-12H30	12H30-14H00	14H00-15H30	15H30-17H00
Dimanche		Microprocesseurs et DSP	Microprocesseurs et DSP		Systèmes asservis numériques / VHDL - FPGA (1/15) & Réseaux industriels (1/15)	
		Cours	TD		TP	
		L 2.3	L 2.3		Lab.4 / Lab.4 & Lab.1	
		A. Younsi	A. Younsi		M. Nemissi / A. Boukaache & M. Bouchene	
Lundi	Electronique numérique avancée : VHDL – FPGA	Avant-projet	Compatibilité électromagnétique			
	Cours	Cours	Cours			
	L 2.3	L 2.3	L 2.3			
	H. Bourouba	M. Taba	A. Khalfallaoui			
Mardi	Robotique	Microprocesseurs et DSP	Electronique numérique avancée : VHDL – FPGA		Réseaux et communications industriels	Réseaux et communications industriels
	Cours	Cours	TD		Cours	TD
	L 2.3	L 2.3	L 2.3		L 2.3	L 2.3
	D. Boudjehem	A. Younsi	H. Bourouba		M. Bouchene	M. Bouchene
Mercredi	Ethique, déontologie et propriété intellectuelle	Systèmes asservis numériques	Systèmes asservis numériques		Avant-projet / Microprocesseurs et DSP	
	Cours	Cours	TD		TP	
	Online	L 2.3	L 2.3		Lab.3 / CC4	
	M. Taba	A. Boukaache	A. Boukaache		D. Boudjehem / H. Doghmane	
Jeudi						

NB : La mention " Cours C " désigne un cours commun entre plusieurs groupes. (Version Finale)